



**孕龍科技股份有限公司**  
**Zeroplus Technology Co., Ltd.**

# SPECIFICATION

**MODEL: B10002-LAP-DM114/DM115-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

\* Please fax the file to  
Zeroplus Technology  
after signing.

2F, NO.123, Jian Ba Rd,  
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225  
Fax:+886-2-22234362



## 目录

1	软件注册 .....	3
2	人机界面 .....	6
3	使用说明 .....	9

## 1 软件注册

软件注册请依照下列步骤进行注册。

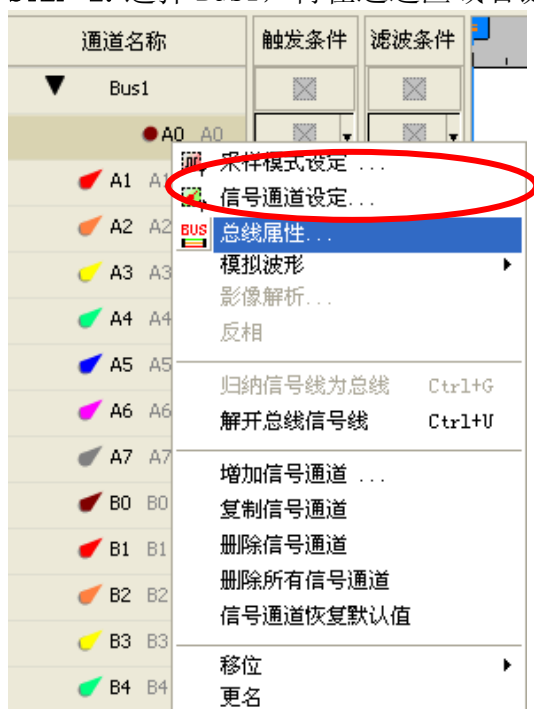
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

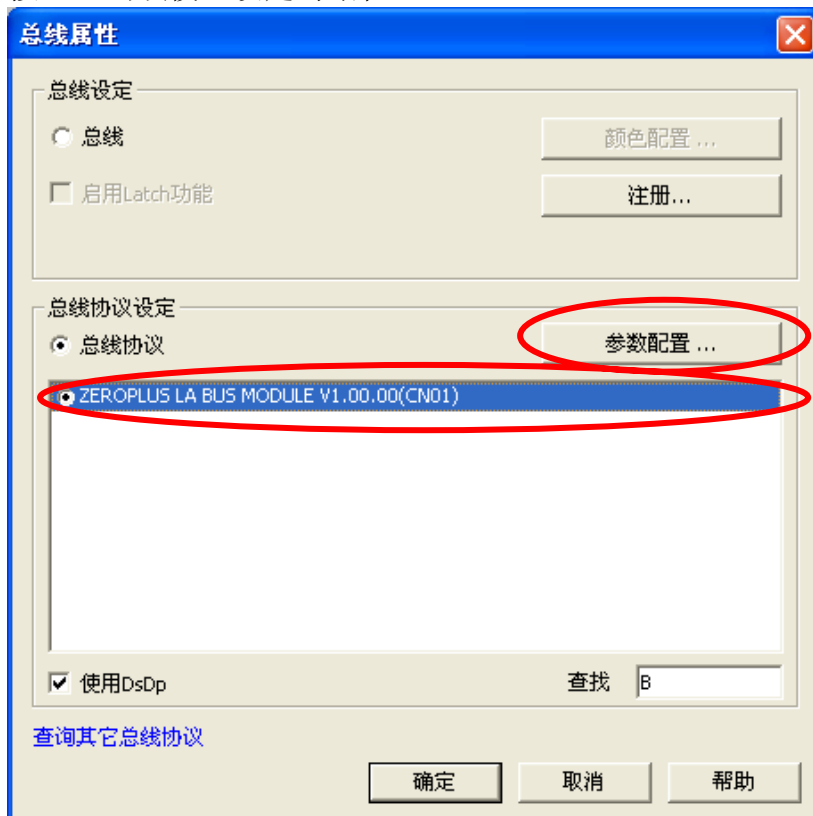
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



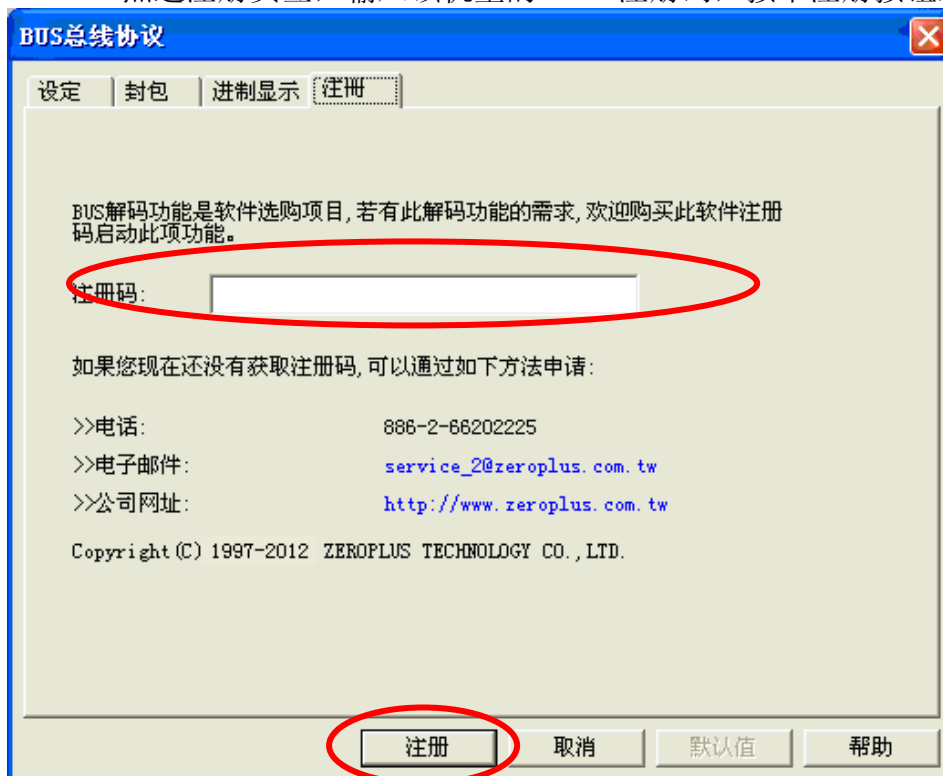
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，出该模组设定对话框。

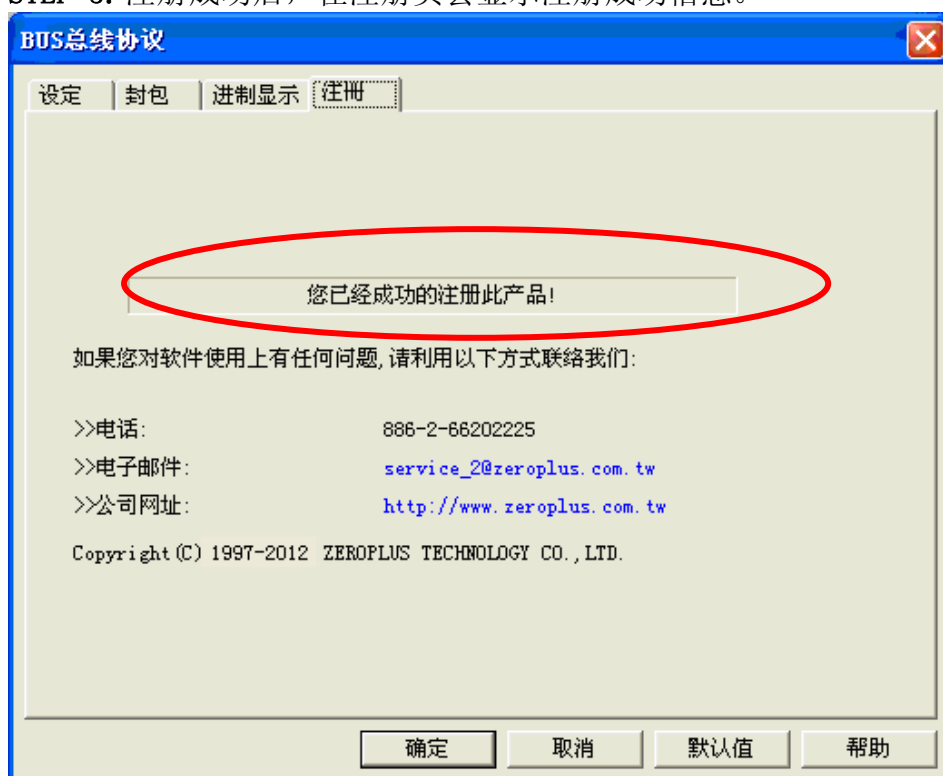


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





## 2 人机界面

在设定页，相关设定可参考下图界面。

### 设定页

### 通道设定

DM114/DM115 总线协定固定为 4 线通道解码。

Clock: 时钟信号源。

Serialin: 串行输入。

Latch: 锁存线（低电平信号锁存）。

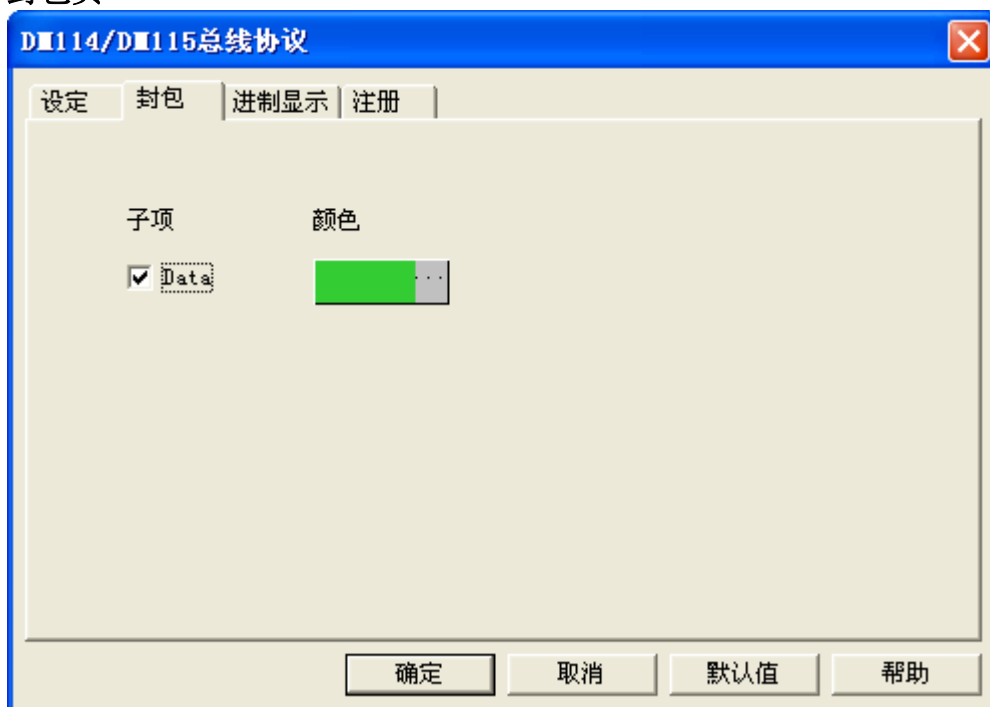
Enable: 资料输出有效线（低电平资料输出有效）。

### 总线协议颜色

使用者可自行设定 Data 解码字段的颜色。

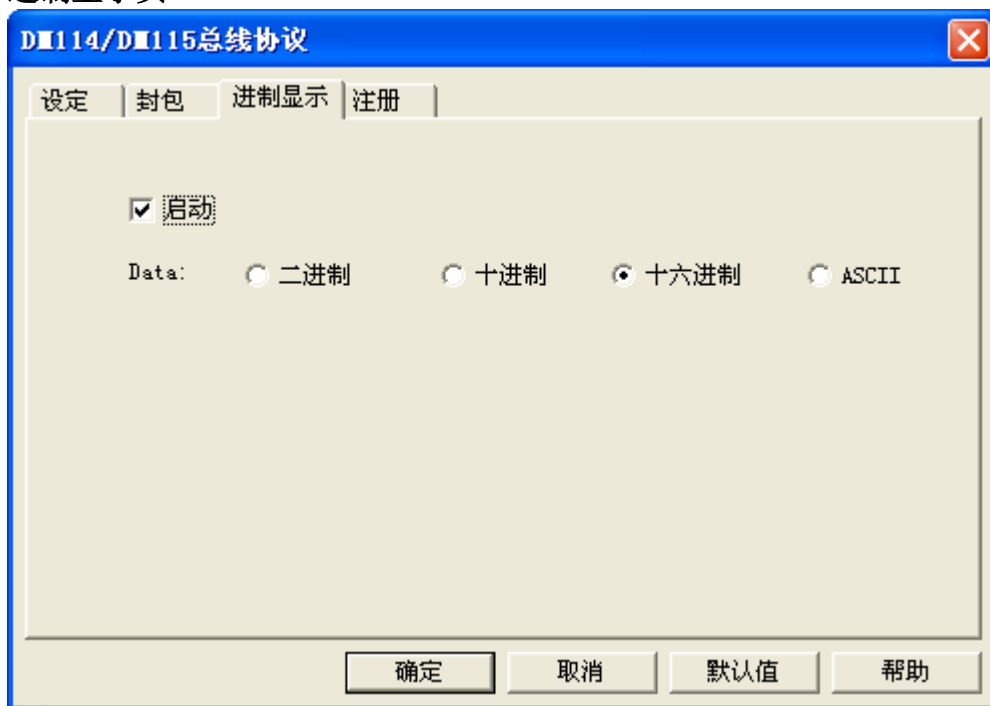


## 封包页



封包部分可依使用者喜好调整 Data 封包颜色，勾选 Data 项显示在封包列表中，未勾选 Data 项不会显示在封包列表中。默认勾选此项。

## 进制显示页



Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



## 注册页



注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。



### 3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A3 归纳为 Bus1，DM114/DM115 总线协议分析需 4 根信号线解码。

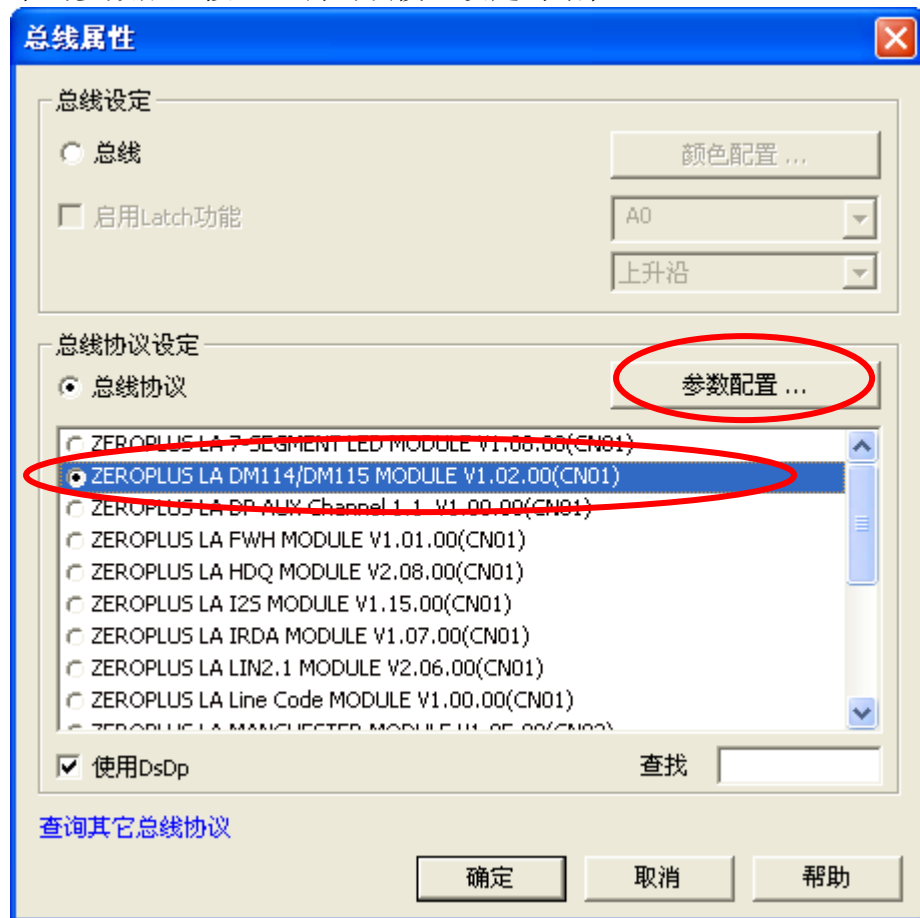


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

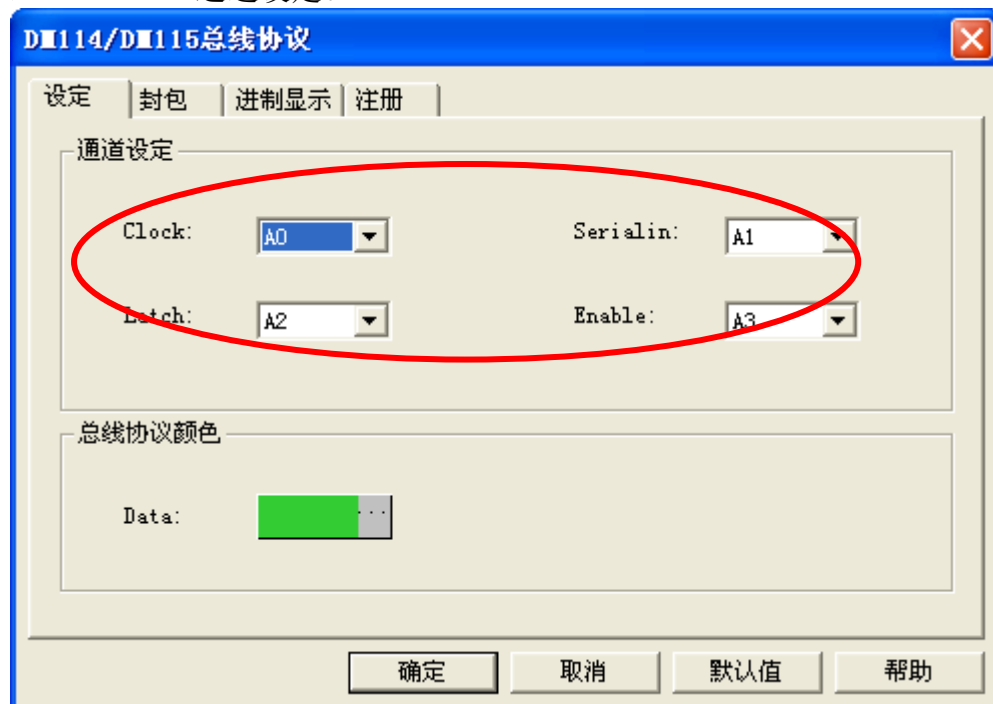




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA DM114/DM115 MODULE V1.02.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。

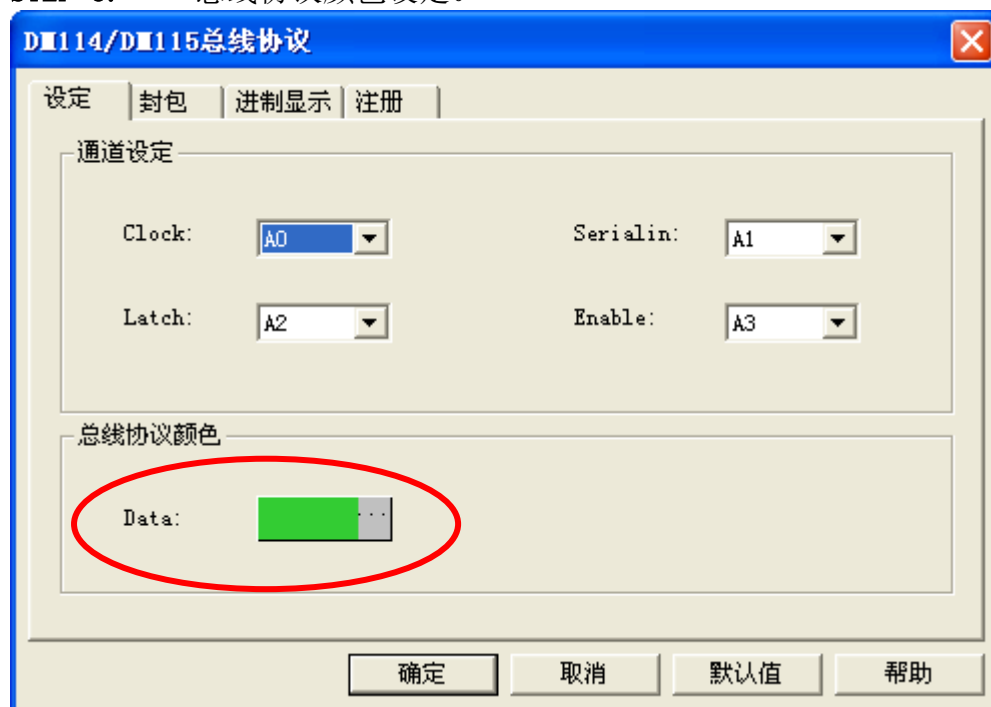


STEP 4. 通道设定。



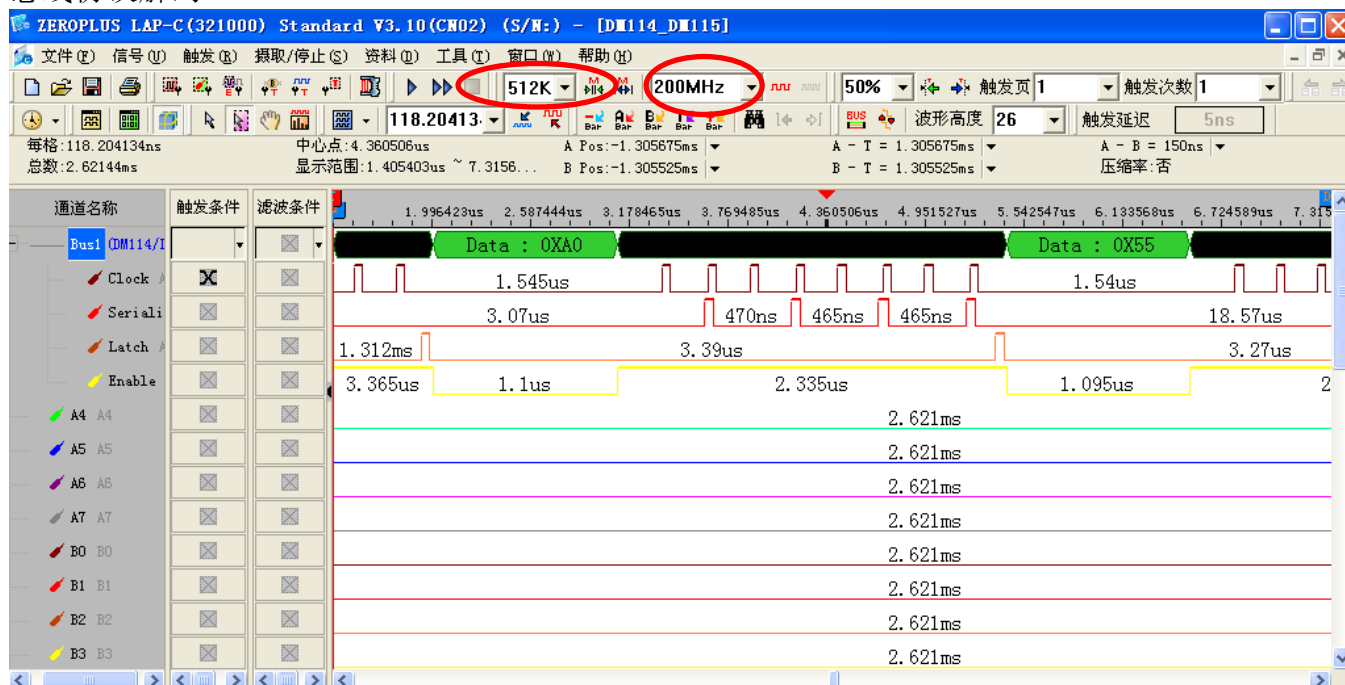


## STEP 5. 总线协议颜色设定。



## STEP 6. 总线协议分析模组译码完成图示，设定记忆深度为 512K，采样频率为 200MHz。（采样频率最好是待测讯号的 8 倍以上）

### 总线协议解码





## 封包列表

